



Pinout Table of supported CPLDs

QFP44 PIN	XC7318(-/A)	XC9536	XC9536XL
1	TS1	TS1	TS1
2	A8	A8	A8
3	A9	A9	A9
4	GND	GND	GND
5	A10	A10	A10
6	A11	A11	A11
7	A12	A12	A12
8	A13	A13	NC
9	*	D3/TDI	D3/TDI
10	*	** (TMS)	TMS
11	D3	** (TCK)	TCK
12	D0	D0	D0
13	D1	D1	D1
14	D2	D2	D2
15	Vcc	Vcc	Vcc
16	D4	D4	D4
17	GND	GND	GND
18	D5	D5	D5
19	D6	D6	D6
20	D7	D7	D7
21	*(D8)	** (D8)	NC
22	PGMEN	PGMEN	PGMEN
23	A0	A0	A0
24	A1	A1/TDO	A1/TDO
25	GND	GND	GND
26	Vcc	Vcc	Vcc
27	A2	A2	A2
28	A3	A3	A3
29	A4	A4	A4
30	A5	A5	A5
31	A6	A6	A6
32	A7	A7	A7
33	*	**	NC
34	*	**	NC
35	Vpp	Vpp	VPP
36	VFYEN	VFYEN	VFYEN
37	*(AS_STB)	** (AS_STB)	*** (ASSTB)
38	AD_STB	AD_STB	ADSTB
39	MRX	TSTEN	TSTEN
40	TS2	TS2	TS2
41	TS3	TS3	TS3
42	TS0	TS0	TS0
43	*	**	NC
44	*	**	NC

\* must be connected to GND  
 \*\* must be connected to VCC or GND  
 \*\*\* must be connected to soft GND

Title		
ADP-XC7336-Q for HiLo ALLxx		
Size	Number	Revision
B		
Date:	5/9/2014	Sheet of
File:	C:\HiLo\ADP-XC7336-Q\SchDoc	Drawn By: tinhead@eevblog