



Pinout Table of supported CPLDs

PLCC44 PIN	XC7318(-/A) XC7336(-/A/Q)	XC7354	XC9536	XC9536XL
1	MRX	MRX	TSTEN	TSTEN
2	TS2	TMS2	TS2	TS2
3	TS3	TMS3	TS3	TS3
4	TS0	TMS0	TS0	TS0
5	*	**	**	NC
6	*	**	**	NC
7	TS1	TMS1	TS1	TS1
8	A8	A8	A8	A8
9	A9	A9	A9	A9
10	GND	GND	GND	GND
11	A10	A10	A10	A10
12	A11	A11	A11	A11
13	A12	A12	A12	A12
14	A13	A13	A13	NC
15	*	A14	D3/TDI	D3/TDI
16	*	**	** (TMS)	TMS
17	D3	D3	** (TCK)	TCK
18	D0	D0	D0	D0
19	D1	D1	D1	D1
20	D2	D2	D2	D2
21	Vcc	Vcc	Vcc	Vcc
22	D4	D4	D4	D4
23	GND	GND	GND	GND
24	D5	D5	D5	D5
25	D6	D6	D6	D6
26	D7	D7	D7	D7
27	*(D8)	** (D8)	** (D8)	NC
28	PGMEN	PGMEN	PGMEN	PGMEN
29	A0	A0	A0	A0
30	A1	A1	A1/TDO	A1/TDO
31	GND	GND	GND	GND
32	Vcc	Vcc	Vcc	VCC
33	A2	A2	A2	A2
34	A3	A3	A3	A3
35	A4	A4	A4	A4
36	A5	A5	A5	A5
37	A6	A6	A6	A6
38	A7	A7	A7	A7
39	*	**	**	NC
40	*	**	**	NC
41	Vpp	Vpp	VPP	VPP
42	VFYEN	VFYEN	VFYEN	VFYEN
43	*(AS_STB)	** (AS_STB)	** (AS_STB)	** (ASSTB)
44	AD_STB	AD_STB	AD_STB	ADSTB

* must be connected to GND
 ** must be connected to VCC or GND
 *** must be connected to soft GND

Title		
ADP-XC7354-PL for HiLo ALLxx		
Size	Number	Revision
B		
Date:	5/9/2014	Sheet of
File:	C:\HiLo\ADP-XC7354-PL_SchDoc	Drawn By: tinhead@eevblog