

中文阅读器

万 用 编 程 器

GAL/PAL解析软件包 Version 6.0

使用说明

警告：1. 用户不得将本软件用于有侵犯他人版权行为的行动中，如有违反，一切后果用户自行承担，本版权人概不负责；
2. 本套软件经过加密。非法拷贝，一切后果自行负责!!!

注意：1. 本软件包的写保护不要揭去，以防病毒侵入；
2. 本软件包在使用时，IO地址口一定要正确匹配；
3. 本软件包在使用时出现不正常情况，请与经销商联系。

适 用 范 围

本套软件适用于 IBM-PC/XT/AT, 386 以上机。

本套软件适用于 EXPRO-60/80/100 POWER-100 和 ALL-03(A)/07 。

软件包功能

↓ : 下一行 ↑ : 上页行 PgDn: 下一页 PgUp: 上一页

请注意：过多的解密操作会将数据擦除！

GAL/PAL 逻辑解析软件使用说明

键入 "PB" 后回车即开始运行此软件。

除个别提示需要人工干预外，本软件能全自动运行，给出解析结果。

本软件将解析结果存于 RST.PLD 和 RST.ABL 中，如要复制芯片，需用 FM.EXE 或 ABEL 编译成 RST.JED 文件，再用编程器烧录 GAL 芯片。

本软件可以解析单纯组合型、反馈组合型、单纯寄存器型的芯片，对于较复杂的或有振荡器、三态门控制、异步寄存器、状态机模式的芯片，解析结果可能是不正确的，而应转用其它方法求解，不要过多的浪费时间。

本软件只能在 286 以上机型上运行，硬盘剩余空间应大于 20M。

解析软件中一些提示的解释：

1.hardware error

本软件能自动诊断万用编程器的存在与否，提示此错误，通常是不存在。

2.hardware address error

本软件能自动诊断万用编程器的地址设置，提示此错误，通常是万用编程器地址不是 2E0/3BC。

3.the device error

本软件能自动诊断芯片好坏，提示此错误，通常是芯片坏了或类型特别。

4.GAL16V8、GAL20V8

本软件能自动诊断芯片管脚数，GAL20V8 是指为 24 脚的芯片，而实际芯片可能是 GAL22V10、PAL20V8、PAL20L8 等；GAL16V8 是指为 16 脚

4. GAL16V8、GAL20V8

本软件能自动诊断芯片管脚数，GAL20V8 是指为 24 脚的芯片，而实际芯片可能是 GAL22V10、PAL20V8、PAL20L8 等；GAL16V8 是指为 16 脚的芯片，而实际芯片可能是 PAL16V8、PAL18V8、PAL16P8 等等。

5. no any device on socket

本软件能自动诊断芯片存在与否，提示此错误，通常是芯片坏或为 CMOS。

6. the device has oscillator

本软件能自动诊断芯片是否存在振荡器模式，提示此信息，通常是芯片内有振荡器模式，解析结果可能不准确。

7. the device is special

本软件能自动诊断芯片是否存在状态机模式，提示此信息，通常是芯片内有状态机模式，解析时间较长，结果可能不准确。

8. the device has registers

本软件能自动诊断芯片是否存在寄存器模式，提示此信息，通常是芯片内有寄存器模式，解析时间较长，结果可能不准确。

9. the device hasn't output

本软件能自动诊断芯片是否存在输出，提示此信息，通常是芯片为空白。

10. Please select PLD mode: 1:S 2:C 3:R

本软件可以人工干预解析模式，在提示此信息三秒之内，人工做出选择，解析软件将按人工选择运行，否则将自动选择 1 或者 3。

其中 1: 单纯组合型；2: 反馈组合型；3: 寄存器型。

11. the device too complex

本软件能自动诊断所解析芯片的难易，提示此信息，通常是芯片较复杂

其中 1: 单纯组合型; 2: 反馈组合型; 3: 寄存器型。

11. the device too complex

本软件能自动诊断所解析芯片的难易, 提示此信息, 通常是芯片较复杂或有振荡器。

FM 软件使用说明

FM 是 Fast-Map 的缩写, 它是一种类似于 PALASM 的软件包。

1. GAL 设计说明书的准备

使用 FM 软件前, 首先要用文本编辑程序准备好 GAL 设计说明书, 该文件采用扩展名 .PLD。下图是一份简单的 GAL 设计说明书。

```

GAL16V8                                ;DEVICE NAME      --LINE 1--
BASIC GATES                             ;                  --LINE 2--
XU AIQING MAR.15 1989 BITI              ;                  --LINE 3--
BGATES                                  ;SINGNATURE        --LINE 4--
C D F G M N P Q I GND                  ;PIN NAME          --LINE 5--
J K L R O H E B A UCC                  ;PIN NAME
B=/A                                     ;INVERTER          --LINE J--
E=C*D                                    ;AND GATE
H=F+G                                    ;OR GATE
L=/I+/J+/K                              ;NAND GATE
O=/M*/N                                  ;NOR GATE

```