

N O T I C E D ' U T I L I S A T I O N

=====

C 41

=====

CHAPITRES	PAGES
-----	-----
ALIMENTATION	1
SUPPORTS	2
PRECAUTION D'UTILISATION	2
PARAMETRES SAUVEGARDES	2
TOUCHES DE FONCTION	3 - 4
FONCTION D'EDITION	4
GUIDE DE SELECTION DES EPROMS	5-6-7-8-9-10
AFFICHAGE Exemples	11
SELECTION DU TYPE DE MEMOIRES ET DU TEMPS D'ACCES	12
REALISATION D'UNE COPIE A PARTIR D'UNE MEMOIRE MERE	12
SELECTION DU NOMBRE DE SOCKETS	13
REALISATION DE 2 COPIES IDENTIQUES A PARTIR D'UNE MEMOIRE MERE	14
VERIFICATION AUTOMATIQUE DU TEMPS D'ACCES	14
CHARGEMENT ET PROGRAMMATION DE 2 x 2764 AVEC DES CONTENUS DIFFERENTS	15
TEST DE VIRGINITE	15
TRANSFERT EN RAM DU CONTENU DE LA MEMOIRE	16
EDITION DE LA RAM	16 - 17
BLOCK CHANGE	17
TRANSFERT DE BLOC	17
RECHERCHE AUTOMATIQUE DU CONTENU DE 4 ADRESSES SUCCESSIVES	17
RECHERCHE ET CHANGEMENT AUTOMATIQUE DU CONTENU DE 4 ADRESSES SUCCESSIVES	18
FONCTION SPLIT	18
CALCUL DU CHECK SUM DE TOUT OU PARTIE DE LA RAM	18
INTERFACES SERIE ET PARALLELE	18 - 19
INPUT - OUTPUT	20
FORMATS	21-22-23

ALIMENTATION
=====

Le programmeur est équipé d'un sélecteur de tension 240V/220V/120V/110V
(pour y accéder, voir figure I et II)

Puissance 20 Watts environ

Fréquence 50/60 Hz

Fusible lent 500 mA, 20 mm de longueur pour utilisation 240/220 V
Fusible lent 1 A, 20 mm de longueur pour utilisation 110/220 V

Le matériel est livré sélecteur positionné sur 220 V (fusible 500 mA)

La mise sous tension de l'appareil s'effectue en pressant le commutateur vers le bas, est suivie d'un test automatique "TESTING" puis de l'affichage d'un type de mémoire.

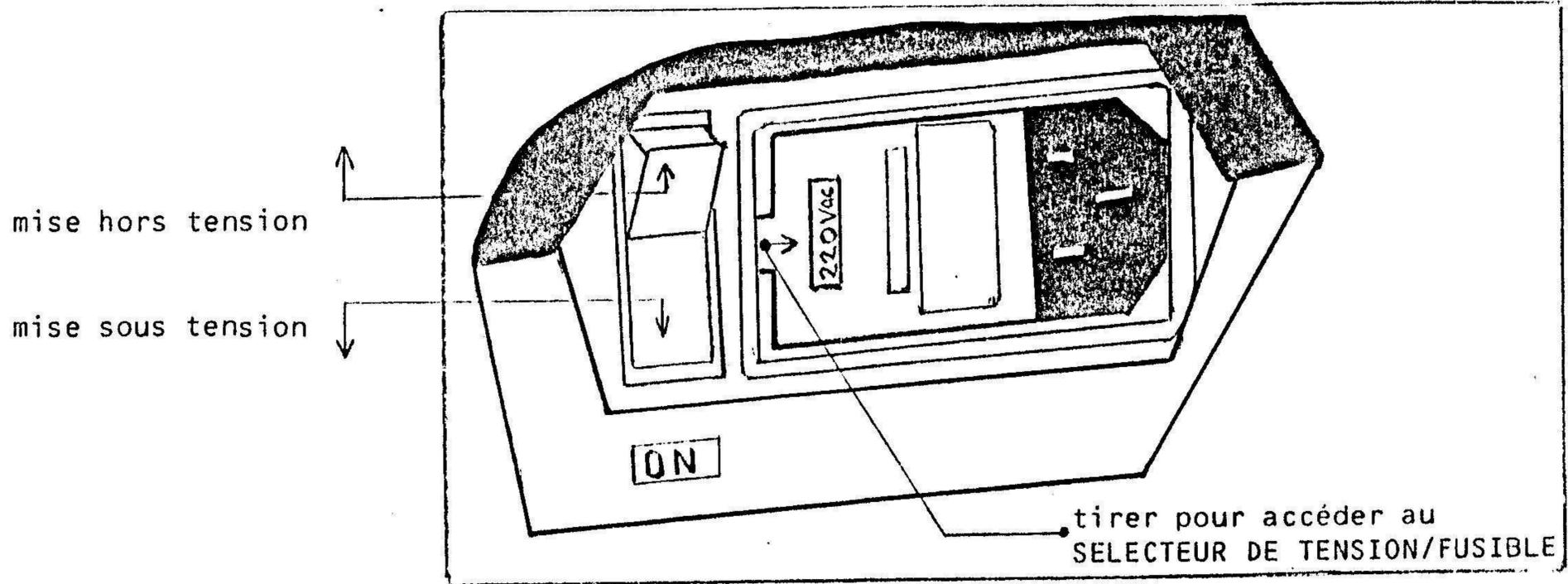


FIGURE I

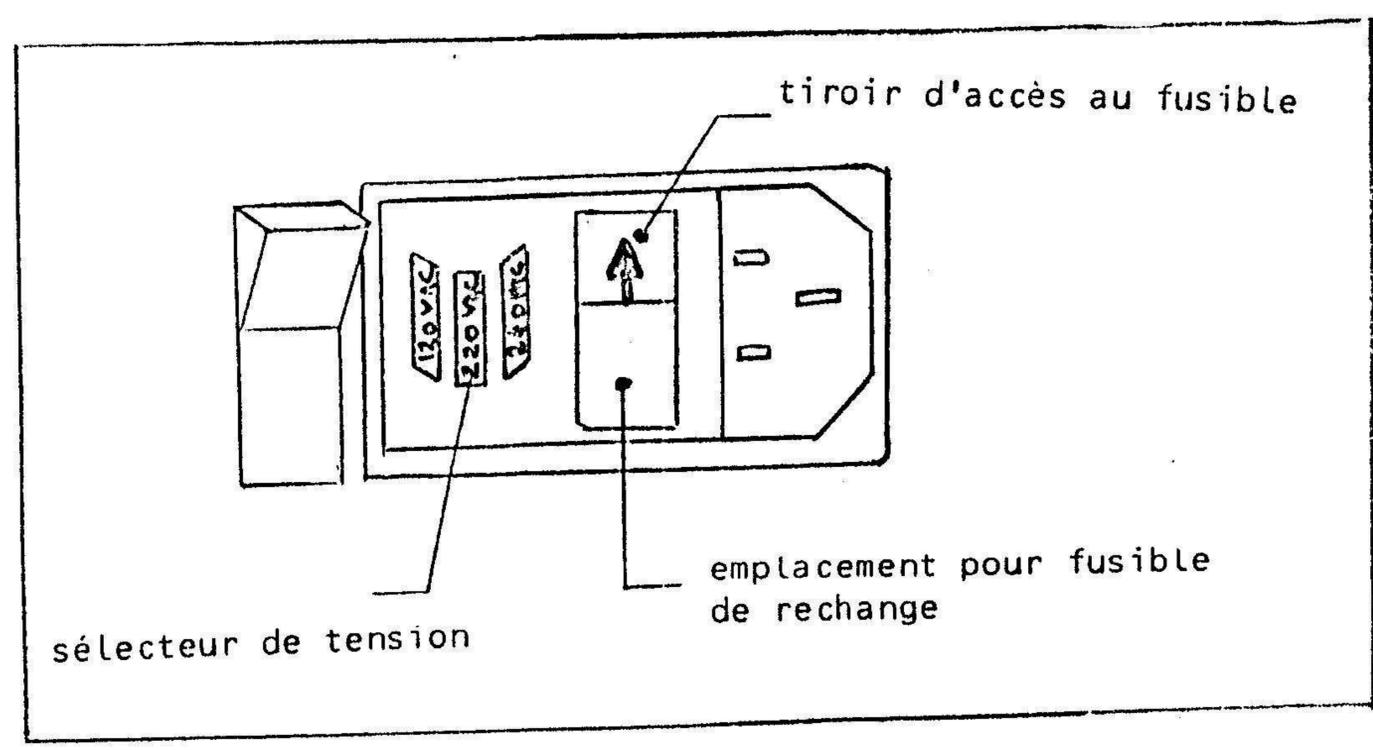


FIGURE II

SUPPORTS

=====

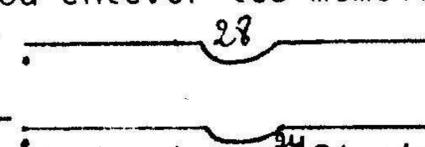
Les supports sont à force d'insertion nulle et hors tension jusqu'à la mise en oeuvre des fonctions de test de virginité, vérification ou autres.

Mémoires 28 pins : pin N 1 se situe en haut à gauche

Mémoires 24 pins : pin N 1 se situe dans la 3ème case en partant du haut, coté gauche.

PRECAUTIONS D'UTILISATION

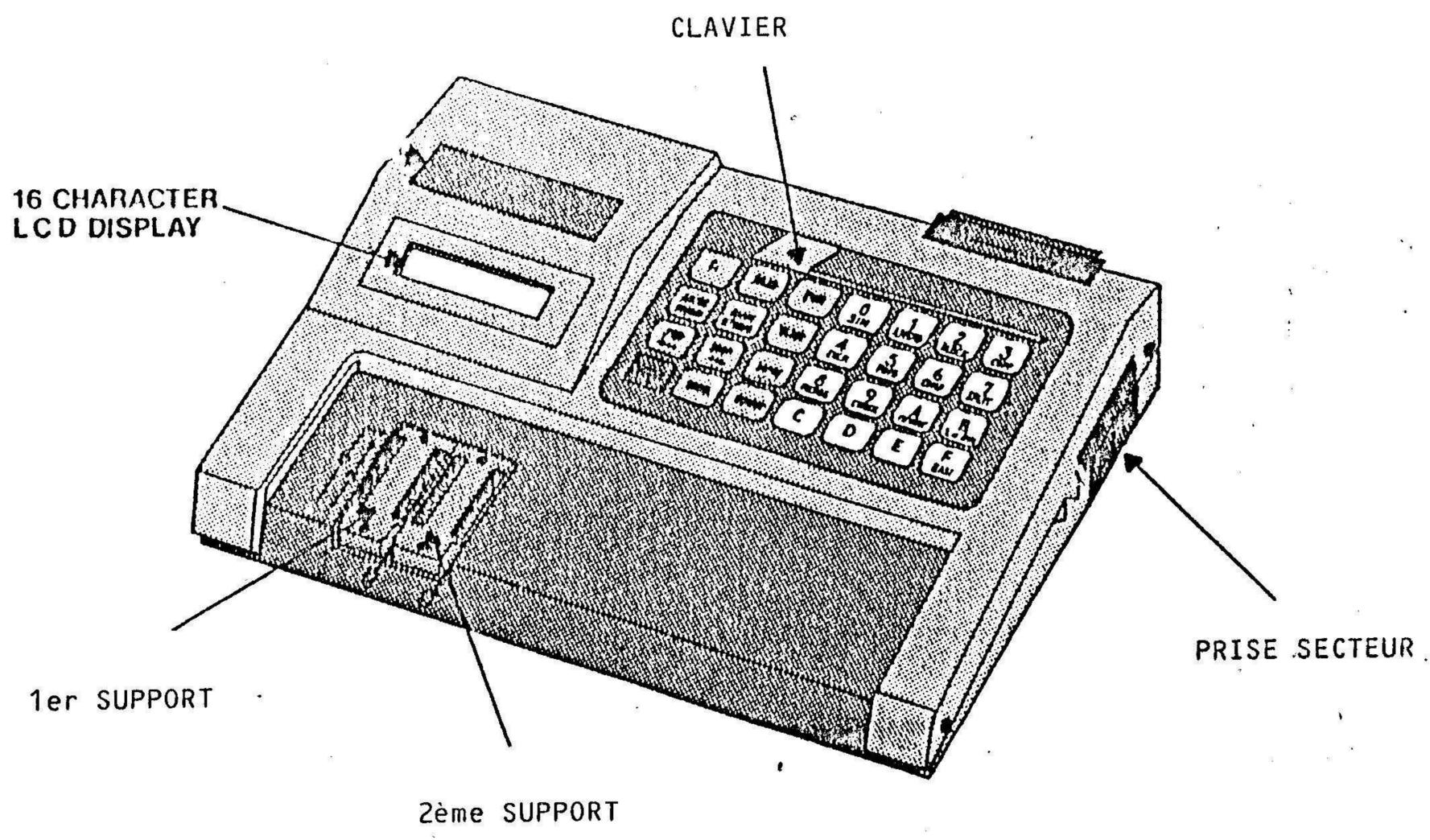
=====

- Ne pas opérer dans une zone électrostatique
- Ne pas mettre en route le système avec des mémoires sur les supports
- Positionner ou enlever les mémoires lorsque le système est en attente
- L'indication  entre le socket master et le socket copie no 1 indique le sens de positionnement des éproms sur le socket et le placement des éproms 24 pins dans la partie basse des supports Textool. L'inversion de positionnement est détectée par le système dans la majorité des cas.

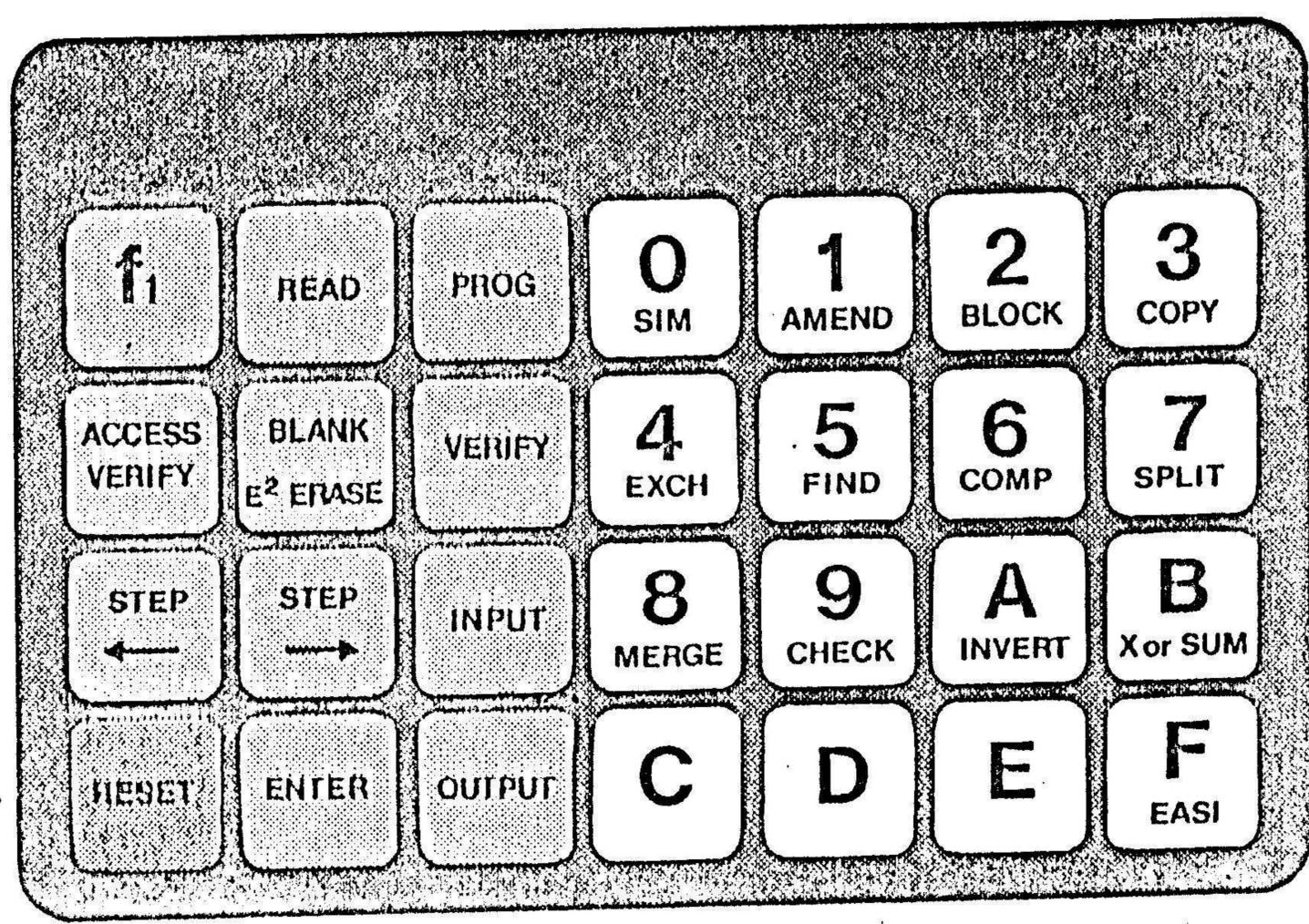
PARAMETRES SAUVEGARDES

=====

Une batterie assure la sauvegarde dans une Ram 2K x 8 des paramètres sélectionnés avant la dernière mise hors tension. Paramètres suivant type de mémoire, temps d'accès, mode, nombre de socket, configuration de la connection RS 232 ou parallèle.



C 41 COMPACT PROGRAMMER



MEMBRANE KEYPAD

TOUCHES DE FONCTION

=====

- F1 : Touche non utilisée, réservée pour un emploi futur
- READ : Transfert du contenu de la mémoire mère en Ram à partir d'une adresse à déterminer
- PROG : Permet la programmation des mémoires positionnées sur les sockets 1 et 2 à partir d'une adresse quelconque de la ram
- ACCESS
VERIFY : Vérification automatique du temps d'accès
- BLANK : Test de virginité
- VERIFY : Vérification d'une éprom positionnée sur les sockets 1 et 2 par rapport au contenu ram. L'adresse de départ étant à définir
- STEP : Décrémentation et incrémentation des types de mémoires, du temps d'accès, du nombre de mémoires à copier, des adresses lors de la visualisation du contenu de la mémoire mère lors de la comparaison Ram/copie
- INPUT : Entrée : transfert des données RS 232 - RAM
- RESET : Accès aux différentes étapes de sélection
- ENTER : Validation de l'opération en cours
- OUTPUT : Transfert du contenu ram vers sortie série ou parallèle

FONCTION D'EDITION

=====

- 0 - F : Clavier hexadécimal
- 0 : Simulation
- 1 : Sélection d'adresses
- 2 : Une valeur sur une zone Ram
- 3 : Transfert de bloc
- 4 : Changement automatique du contenu de 4 adresses successives max.
- 5 : Recherche de suite de caractère
- 6 : Comparaison adresse paire-impair
- 7 : Séparation adresse paire-impair
- 8 : Compression adresse " "
- 9 : Checksum
- A : Complément des data en Ram

GUIDE DE SELECTION DES EPROMS
=====

Tp : temps de programmation
Vpp : tension de programmation

2508

2516/2716/27C16

2532

2732/27C32

Vpp : 25 V

2732 A

Vpp : 21 V

2564

2764

Mode normal : Tp 6 mn

2764 INT

Mode fast INTEL : Tp 50 secondes environ

Vpp 21 V

2764 INT ID

Mode fast INTEL + identification de la marque

Vpp 21 V

2764 FUJ

Mode quick FUJI : Tp 25 secondes environ

Vpp 21 V

2764 A

Mode fast INTEL : Vpp 12,5 V

QP2764 A INT

Mode quick pulse INTEL : Tp 4 secondes environ

Vpp 12,75 V

QP 2764A INT

Mode quick pulse INTEL + identification de la marque

27C64 INT

27C64 INT ID

87C64

Vpp : 12,5 V

87C64 INT ID

QP87C64

Vpp : 12,75 V

QP87C64 INT ID

68764

27128

Mode normal : Tp 13 mn environ

27128 INT

Mode fast INTEL : Tp 1,40 mn environ

Vpp 21 V

27128 INT ID

Mode fast INTEL + identification de la marque

27128 FUJ

Mode quick FUJI : Tp 50 secondes

Vpp 21 V

27128A

Mode fast INTEL : Vpp 12,5 V

QP27128A

Mode quick pulse INTEL : Tp 10 secondes

Vpp 12,75 V

QP27128A INT ID

Mode quick pulse INTEL + identification de la marque

27256 INT

Mode fast INTEL : Tp 3,30 mn

Vpp 12,5 V

27256 INT ID

Mode fast INTEL + identification de la marque

Vpp 12,5

QP27256

Mode quick pulse INTEL : Tp 20 secondes environ

Vpp 12,75 V

QP27256

Mode quick pulse INTEL + identification de la marque

TMS 27C256

INTEL

IMPORTANT

27C256 FUJ

21 V UNIQUEMENT Mode quick FUJI

Tp 2 mn environ

Vpp 21 V

27256 FUJ NMOS UTILISER LE MODE FAST INTEL VPP 12,5 V

27512 INT

Mode fast INTEL

Vpp 12,5 V

27512 INT ID

Mode fast INTEL + identification de la marque

Vpp 12,5 V

27512 AMD ID

Mode rapide AMD + identification de la marque

27512 INT

27513 INT ID

48016

SELECTION NECESSITANT UN ADAPTATEUR
=====

8741 E4	ADAPTATEUR E 4
8742 E4	"
8748 E4	"
8748 H E4	"
8749 H E4	"
8755 A E4	"

8751 E7	ADAPTATEUR E 7
8752 E7	"

68701 E5	ADAPTATEUR E 5
68701 V4 E5	"

MEMOIRES TRI-TENSION

2704 E13	ADAPTATEUR E 13
2708 E13	"
2716 E13	"

APPENDIX A (Continued)

<u>DEVICE</u>	<u>ARRAY SIZE</u>	<u>TECH.</u>	<u>PIN OUT</u>	<u>PROGRAMMER SELECTION</u>	<u>t PRGMR CODE REMOTE</u>	<u>@ FAMILY PIN OUT REMOTE</u>
<u>HITACHI</u>						
HN480160	2k X 8	NMOS	24	48016	1A	-
HN462716	2k X 8	NMOS	24	2716	01	1923
HN462716G	"	"	"	"	01	1923
HN462532	4k X 8	"	"	2532	02	3125
HN462732	"	"	"	2732	03	1924
HN482732A	"	"	"	2732A	04	2724
HN482732AG	"	"	"	"	"	"
HN482764	8k X 8	HMOS	28	2764 Int	07	7933
HN482764G	"	"	"	"	07	7933
HN482764P	"	"	"	"	"	"
HN27C64	"	CMOS	"	"	"	"
HN27C64G	"	"	"	"	"	"
HN4827128	16k X 8	HMOS	"	27128 Int	0E	7951
HN4827128G	"	"	"	"	"	"
HN4827128P	"	"	"	"	"	"
HN27256	32k X 8	"	"	27256 Int	12	9332
HN27256G	"	"	"	"	"	"
HN27C256	"	CMOS	"	"	"	"
HN27C256G	"	"	"	"	"	"

INTEL

2758	1k X 8	MOS	24	2508	00	1922
2716	2k X 8	NMOS	"	2716	01	1923
2815	2k X 8	HMOS	"	2815	18	8523
2816	"	"	"	2816	19	3723
2732	4k X 8	NMOS	"	2732	03	1924
2732A	"	"	"	2732A	04	
2764	8k X 8	"	28	2764 Int	07	7933
2764A	"	"	"	2764A	0A	9333
27C64	"	CMOS	"	27C64 Int or 2764A	26	
87C64	"	"	"	87C64 Int	28	
27128	16k X 8	NMOS	"	27128 Int	0E	7951
27128A	"	"	"	27128A	11	9351
27256	32k X 8	"	"	27256 Int Id	13	-
27512	64k X 8	"	"	27512 Int Id	16	
27513	16k X 8	"	"	27513 Int	24	

[X4 pages]

APPENDIX A (Continued)

<u>DEVICE</u>	<u>ARRAY SIZE</u>	<u>TECH.</u>	<u>PIN OUT</u>	<u>PROGRAMMER SELECTION</u>	<u>PRGMR CODE REMOTE</u> ^t	<u>FAMILY PIN OUT REMOTE</u> [@]
			<u>OKI</u>			
MSM2758	1k X 8	NMOS	24	2508	00	1922
MSM2716	2k X 8	"	"	2716	01	1923
MSM2532	4k X 8	"	"	2532	02	3125
MSM2732	"	"	"	2732	03	1924
MSM2732A	"	"	"	2732A	04	2724
MSM2764	8k X 8	"	28	2764 Int	07	7933

ROCKWELL INTERNATIONAL

R87C32	4k X 8	CMOS	24	2732A		
--------	--------	------	----	-------	--	--

SEEQ TECHNOLOGY

5213 *1	2k X 8	NMOS	24	2816	19	3723
5133	8k X 8	"	28	2764	07	7933
5143	16k X 8	"	"	27128 Int	0E	7951
27C256	32k X 8	CMOS	"	27256 Int	12	9332

SGS-ATES Semiconductor Corporation

M2716	2k X 8	NMOS	24	2716	01	1923
M2532	4k X 8	"	"	2532	01	3125

SIEMENS

SAB2716	2k X 8	NMOS	24	2716	01	1923
---------	--------	------	----	------	----	------

SYNERTEK

SY2716	2k X 8	NMOS	24	2716	01	1923
--------	--------	------	----	------	----	------

TEXAS INSTRUMENTS

TMS2516	2k X 8	NMOS	24	2716	01	1923
TMS2532	4k X 8	"	"	2532	02	3125
TMS2732	"	"	"	2732	03	1924
TMS2564	8k X 8	"	"	2564	05	3130
TMS2764 *2	"	"	"	2764	06	3533

APPENDIX A (Continued)

<u>DEVICE</u>	<u>ARRAY SIZE</u>	<u>TECH.</u>	<u>PIN OUT</u>	<u>PROGRAMMER SELECTION</u>	<u>t PRGMR CODE REMOTE</u>	<u>@ FAMILY PIN OUT REMOTE</u>
<u>THOMSON (see EUROTECHNIQUE)</u>						
<u>TOSHIBA</u>						
TMM323D	2k X 8	NMOS	24	2716	01	1923
TMM2732	4k X 8	"	"	2732	03	1924
TMM2732D	"	"	"	"	03	1924
TMM2764 *3	8k X 8	"	28	2764 Int	07	7951
TMM27128D *3	16k X 8	"	"	27128 Int	0E	7951
TC57256D *	3 32k X 8	"	"	27256 Fuj	14	-
TMM27256	32k X 8	"	"	"	"	-

- *1. Can be programmed but cannot be chip-erased in one operation.
- *2. Use suppressed verify during programming for early versions of this device (i.e., mode B).
- *3. These devices may exhibit a noise problem in gang programming which gives mis-read or mis-verify. Select mode B and slow programming (2764 or 27128) and reduce number of devices in gang to three.

SELECTION DU TYPE DE MEMOIRES ET DU TEMPS D'ACCES

=====

- 1 - Affichage indique : exemple 27128
- 2 - Presser "RESET" : l'affichage clignote
- 3 - Maintenir la touche "STEP ← ou →" pour le défilement jusqu'au type désiré 2732
- 4 - Presser "RESET" à nouveau, le système émet un bip et indique un temps d'accès qui peut être changé par les touches "STEP ← ou →" dans les limites de 100 à 450 ns 350
- 5 - Presser "RESET" une 3ème fois, l'affichage indique le nombre de sockets qui seront utilisés et leur mode d'utilisation 1 SOCKET
- 6 - Presser "RESET" - et sélectionner par les touches "STEP" mode B uniquement pour les 2764 Texas mode A pour tous les autres types A

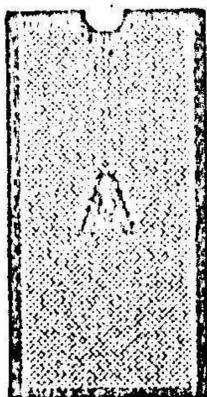
REALISATION D'UNE COPIE A PARTIR D'UNE MEMOIRE MERE

EXEMPLE : 2732

- 1) Après avoir sélectionner en utilisant la procédure ci-dessus, les paramètres 2732/350 1 SOCKET / A positionner la mémoire mère sur le socket de gauche
 - 2) Pour effectuer le transfert du contenu en Ram, presser "READ" l'affichage indique 0000
(adresse de départ du chargement en Ram)
Valider par ENTER
L'affichage indique le check sum XXYY
 - 3) Remplacer la mémoire mère par une mémoire vierge
 - 4) Presser la touche "PROG"
L'affichage indique 0000
Valider par "ENTER" l'opération de programmation se fait à partir du contenu Ram/adresse de départ 0000 vers la copie
- La bonne fin de l'opération est signalée par 8 bips sonores et l'affichage indique END XXYY

XXYY étant le check sum

MODE 8 BIT



AFFICHAGE

1 Socket

Exemple 2764

EPROM	ADRESSE	
	début	fin
A	0000	1FFF

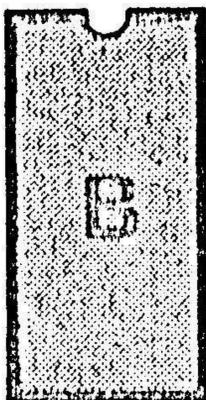


AFFICHAGE

2 Sockets Gang

Exemple 2764

EPROM	ADRESSE	
	début	fin
A	0000	1FFF
A	0000	1FFF



AFFICHAGE

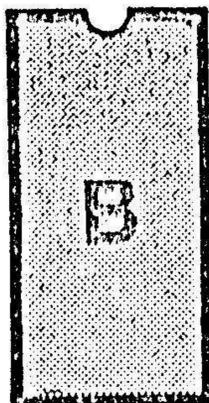
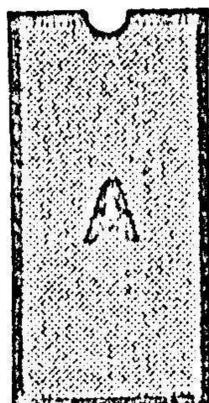
2 Skt 8 Bit Set

Exemple 2764

Les blocs de données sont mis en mémoire consécutive

EPROM	ADRESSE	
	début	fin
A	0000	1FFF
B	2000	3FFF

MODE 16 BIT



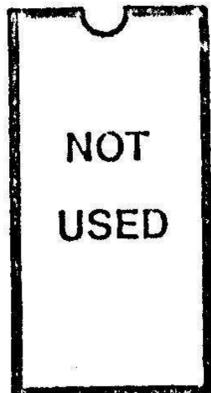
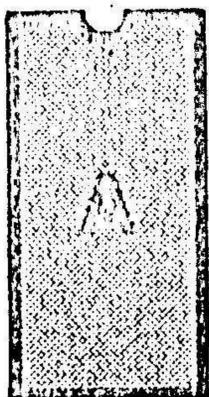
AFFICHAGE

2 Skt 16 Bit Set

Exemple 2764

EPROM		ADRESSE
A	Adresse paire	0000 3FFF
B	Adresse impaire	

MODE 8 BIT

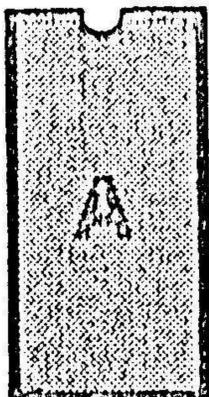


AFFICHAGE

1 Socket

Exemple 2764

EPROM	ADRESSE	
	début	fin
A	0000	1FFF

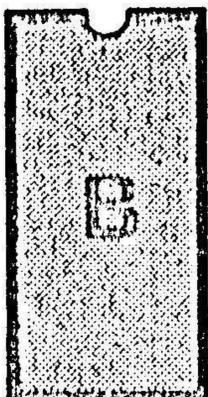
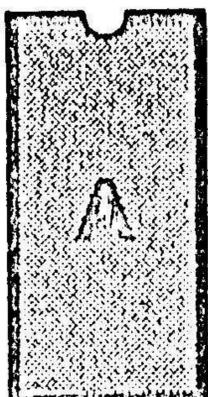


AFFICHAGE

2 Sockets Gang

Exemple 2764

EPROM	ADRESSE	
	début	fin
A	0000	1FFF
A	0000	1FFF



AFFICHAGE

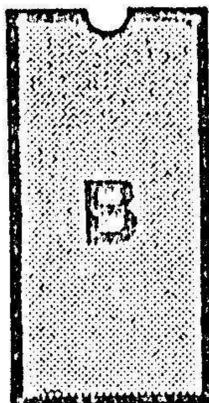
2 Skt 8 Bit Set

Exemple 2764

Les blocs de données sont mis en mémoire consécutive

EPROM	ADRESSE	
	début	fin
A	0000	1FFF
B	2000	3FFF

MODE 16 BIT



AFFICHAGE

2 Skt 16 Bit Set

Exemple 2764

EPROM		ADRESSE
A	Adresse paire	0000 3FFF
B	Adresse impaire	

REALISATION DE 2 COPIES IDENTIQUES A PARTIR D'UNE MEMOIRE MERE
=====

Exemple : 2 x 2732

Reprendre les parties 1 et 2 de l'exemple précédent

3) Positionner 2 mémoires vierges sur les sockets

4) Modifier la sélection du nombre de socket en pressant 3 fois successives,
la touche "RESET" et incrémenter par la touche "STEP" jusqu'à ce
que l'affichage indique 2 SOCKETS GANG

5) Presser la touche "PROG", l'affichage indique 0000

La bonne fin de l'opération est signalée par 8 bips sonores et
l'affichage indique END XXYY

VERIFICATION AUTOMATIQUE DU TEMPS D'ACCES
=====

- Positionner une mémoire et transférer son contenu en Ram
- Presser "RESET"
- Presser "ACCES VERIFY"
- Valider par "ENTER"

L'affichage indique, par ex. ACC. TIME 250 - 1

CHARGEMENT ET PROGRAMMATION DE 2 x 2764 AVEC DES CONTENUS DIFFERENTS

=====

- 1 - Sélectionner 2764
- 2 - Presser "RESET"
- 3 - Sélectionner 2 SKT 8 BIT SET
- 4 - Valider par "ENTER"
- 5 - Positionner les mémoires sur les sockets 1 et 2
- 6 - Presser "READ", l'affichage indique 0000
- 7 - Valider par "ENTER", l'affichage indique CHSUM SK1 ABCD
SK1 = no de socket
ABCD = check sum
- 8 - Pour connaître le check sum de la mémoire no 2 :
Presser "ENTER" CHSUM SK2 XXYY
- 9 - Presser "RESET"
- 10 - Positionner les mémoires vierges sur les sockets
- 11 - Presser "PROG", l'affichage indique 0000
- 12 - Valider par "ENTER"

La bonne fin d'opération est signalée par ED suivi du check sum de la 1ère mémoire. Pour connaître le check sum de la 2ème mémoire presser "ENTER".

TEST DE VIRGINITE

=====

- 1 - Sélectionner le type de mémoire et placer la mémoire dans le socket 2764
- 2 - Presser "BLK" : le système contrôle, la virginité de la mémoire sur le socket
- 3 - Si l'éprom est vierge, l'affichage indique pour la fin de l'opération End
- Si l'éprom n'est pas vierge, l'affichage indique AAAA FF XX 1
AAAA (adresse), FF (données virginité), XX (données de la mémoire), 1 (no de socket)
- Presser "STEP" \longrightarrow pour incrémenter les adresses
Presser "ENTER" pour continuer le test et passer au socket suivant Wait 1
Presser "RESET" pour terminer l'opération

TRANSFERT EN RAM DU CONTENU DE LA MEMOIRE

=====

- 1 - Sélectionner le type et placer l'éprom dans le socket
- 2 - Presser "READ" : l'affichage indique l'adresse de départ du chargement en ram qui peut être modifiée par le clavier
- 3 - Valider par "ENTER" : le transfert en ram s'effectue et l'affichage indique le check sum

EDITION DE LA RAM

=====

- 1 - AMEND : Visualisation du contenu d'une adresse et modification éventuelle.
- 2 - BLOCK AMEND : Positionnement d'un même contenu entre des adresses de départ et de fin à déterminer
- 3 - COPY BLOCK : Recopie d'un bloc de données dans une zone ram différente.
- 4 - EXCHANGE STRING : Recherche et modification automatique du contenu de 4 adresses successives.
- 5 - FIND STRING : Recherche du contenu de 4 adresses successives maximum.
- 6 - COMPARE RAM : Comparaison ram/mémoire mère.
- 7 - SPLIT : Positionnement du contenu des adresses paires en début de ram, des adresses impaires en fin de ram.
- 8 - MERGE : Opération inverse du SPLIT
- 9 - CHECK SUM : Calcul du check sum dans une zone ram.

EXEMPLE : AMEND

REPLACER LE CONTENU DE L'ADRESSE 123 DE 45 PAR 67
124 DE A1 PAR A2
126 DE C2 PAR 11

- 1 - Sélectionner 1 au clavier 0000
- 2 - Rentrer 123 : valider par "ENTER" 0123 45
- 3 - Rentrer 6 7 : presser "STEP→" 0123 45 67
- 4 - Rentrer A 2 : presser "STEP→" 0124 A1 A2
- 5 - Rentrer 1 1 : 0124 C2 11
- 6 - Presser "STEP→"
(éventuellement presser "STEP←" pour vérifier).

7 - Presser "ENTER"

8 - Presser "RESET"

BLOCK CHANGE

Exemple : mettre la même valeur dans une zone ram 5 5 de 150 à 175

- 1 - Presser 2 : l'affichage indique 0000
- 2 - Rentrer 150
- 3 - Valider par "ENTER"
- 4 - Rentrer 0175
- 5 - Valider par "ENTER" : l'affichage indique FF
- 6 - Rentrer 55
- 7 - Valider par "ENTER"
- 8 - L'opération est terminée.

TRANSFERT DE BLOC

=====

Exemple : transférer le contenu de l'exemple précédent 55 de 150 à 175

- 1 - Appuyer sur 3 : l'affichage indique 0000
- 2 - Rentrer l'adresse de départ 150
- 3 - Rentrer l'adresse de fin 175
- 4 - Rentrer l'adresse de destination 200
- 5 - Valider par "ENTER"
- L'opération est terminée.

RECHERCHE AUTOMATIQUE DU CONTENU DE 4 ADRESSES SUCCESSIVES

=====

EXEMPLE : rentrer 41 puis 42 puis 43 puis 44 à partir de l'adresse 100.

- 1 - Sélectionner 5 : l'affichage indique 0000
- 2 - Définir l'adresse de départ de la zone de recherche 0000
Valider par "ENTER"
- 3 - Définir l'adresse de fin de la zone de recherche
l'affichage clignote et indique 1FFF
- 4 - Rentrer successivement 4 1, 4 2, 4 3, 4 4
S'il existe dans la ram une suite identique, le système indiquera la 1ère adresse de cette suite. Pour connaître les autres suite éventuelles valider par ENTER.
D'autre part, il n'est pas nécessaire de rentrer la totalité du contenu des 4 adresses. On peut très bien rentrer 42, 43, 44 ENTER-ENTER.

RECHERCHE ET CHANGEMENT AUTOMATIQUE DU CONTENU DE 4 ADRESSES SUCCESSIVES
=====

Exemple : remplacer toutes les suites 4 1, 4 2, 4 3, 4 4 par 4 1, 4 2, 4 4, 4 5

- 1 - Presser 4 : valider l'adresse de départ de recherche
- 2 - Valider l'adresse de fin 13 FFF
- 3 - Rentrer 4 1, 4 2, 4 3, 4 4 : l'affichage clignote
- 4 - Rentrer 4 1, 4 2, 4 4, 4 5 : le changement s'opère partout où la suite a été trouvée.

FONCTION "SPLIT"
=====

Presser 7 : l'affichage disparaît et réapparaît lorsque l'opération est terminée. Cette fonction positionne le contenu des adresses paires en début de ram à partir de l'adresse 0 et le contenu des adresses impaires en milieu de zone ram soit 8000 suivant la capacité du modèle de base.

Il est préférable de réaliser cette fonction en cours de programmation pour gagner du temps : sélectionner 2 SKT 16 BIT SET

CALCUL DU CHECK SUM DE TOUT OU PARTIE DE LA RAM
=====

- 1 - Presser 9
- 2 - Valider l'adresse de départ de la zone ram par "ENTER"
- 3 - Valider l'adresse de fin par "ENTER"

INTERFACES SERIE ET PARALLELE
=====

IMPORTANT : avant de sélectionner l'entrée ou la sortie du contenu ram par les interfaces série et parallèle, opérer comme suit :

A - Pour l'interface RS 232, sélectionner :

- 1 - le format
- 2 - la vitesse
- 3 - la parité, le nombre de bits, le nombre de stop bits

Noter la correspondance des références et valeurs recherchées sur le tableau situé page suivante.

<u>FORMAT</u>	<u>VITESSE</u>	<u>PARITE</u>	<u>AFFICHAGE</u>
LABEL Printing	50		
ASCII Hex Space	75	PAIRE	EV/PAR
INTEL std 8086	110	IMPAIRE	OD/PAR
BINARY - no header	135	NO	NO/PAR
Tek Hex	150	Data Bits	
Mos Tech	200	7	7 Db
Motorola S Rec	300	8	8 Db
Dec Binary	600	Stop Bits	
Binary - header	1200	1	1 St
Block Dump	1800	2	2 St
RCA Cosmac	2400	Exemple :	
PPX	4800	8 Db 2 St no/par =	
Texas Tags	9600	8 Data bits, 2 stop bits, No parity	
ASCII BNPF	19200		

Presser la touche "RESET" jusqu'à l'obtention de 2 bips sonores.

L'affichage clignote et indique, par exemple INTEL STD X 8086

a) Incrémenter ou décrétement par "STEP ← ou →" pour la sélection du format.
Lorsque le format requis est atteint, presser sur "RESET"

b) L'affichage clignote et indique, par exemple BAUD RATE 9600

Presser sur "STEP ← ou →"
Lorsque la vitesse requise est sélectionnée, presser "RESET"

L'affichage indique par exemple 8 DB 2 ST NO PARITY

Presser "STEP ← ou →" jusqu'à l'obtention de l'information recherchée.

Valider par "ENTER"

B - Pour l'interface parallèle :

- Presser "RESET" pour obtenir 2 bips sonores
l'affichage indique le format
- Presser "RESET" 2 fois, l'affichage indique la vitesse, la parité
- Incrémenter par "STEP →" ou décrétement par "STEP ←" pour obtenir sur l'affichage "PARALLEL"
- Valider par "ENTER"

INPUT : Permet le chargement de la ram via l'interface RS 232
=====

1 - Sélectionner le code de communication requis

2 - Presser "INPUT"

a) avec les formats INTEL/MOTOROLA/TEK HEX, l'affichage indique 0
Il peut être nécessaire d'introduire un OFFSET

La Ram du programmeur se trouve dans la limite de 0000 à FFFF
(ou 1FFFF avec l'option 128 k octets) si l'adresse de départ est
positionnée à C5000 (ex. avec format INTEL) après input sélectionner C
le chargement se fera dans la Ram à partir de l'adresse 5000

b) avec les formats ASCII/BINARY/DEC BINARY/BINARY HEADER/BLOCK DUMP/
ASCII BNPF, l'affichage indique 0000
et peut être modifié dans les limites de la capacité Ram 0 à FFFF
(1FFFF avec l'extension 128 K octets)

c) Presser 0 ou 1 ou 2 ou 3 sur le clavier pour sélectionner l'adresse
du contenu éprom dans votre programme (0000 à F000 pour 8 bits) 0 1000 20

3 - Valider par "ENTER"

OUTPUT
=====

Après avoir pressé "OUTPUT", l'affichage indique 0000

Si l'adresse de départ Ram convient, valider par "ENTER"
L'affichage indique Exemple : 3FFF
adresse de fin de Ram

Si cela convient, valider par "ENTER"
Dans le cas contraire, rentrer l'adresse requise puis valider par "ENTER"

NOTA
=====

Pour les formats 1, 3, 7, 8, les adresses défilent immédiatement après
"ENTER".

Pour les autres formats, il y a lieu de presser 0 pour une adresse de
destination 0000.

