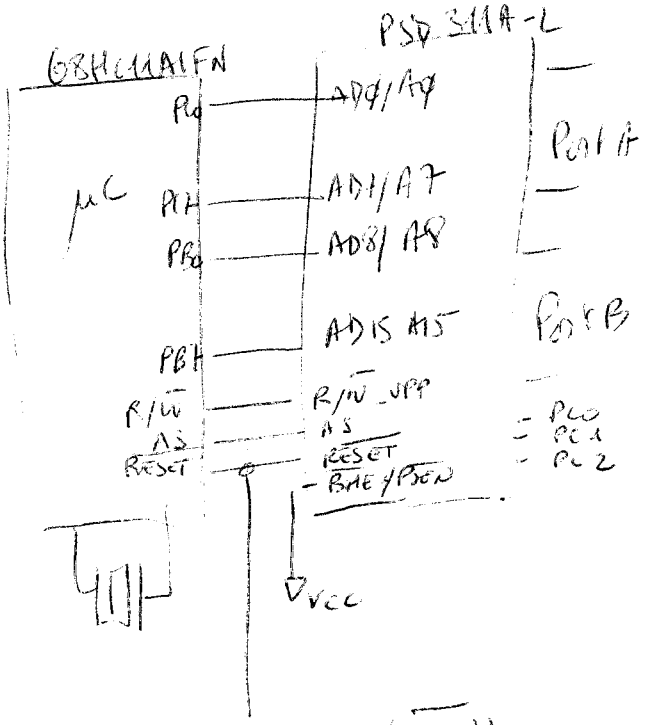
LCD 1S
LCCEC
LCD 36.

Solution

µ 68HC11A1FN (52 pin) → footprint identique 68HC811E9 cohabitation avec un PSD 311

Config init

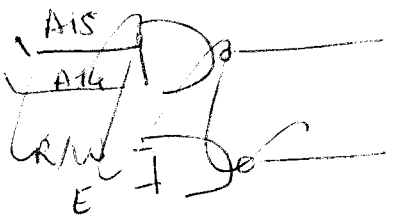
CRESET = 0
CALE = 0
CDATA = 0
CHDDRDATL = 1
COMOS/SEP = 0
CR2WR = 1
CLDS = 0.



LCCB2 → Y = GDA

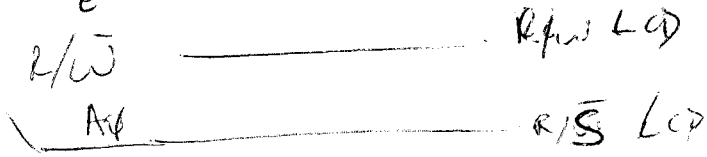
Il faut faire ça pour le LCD

GDA.

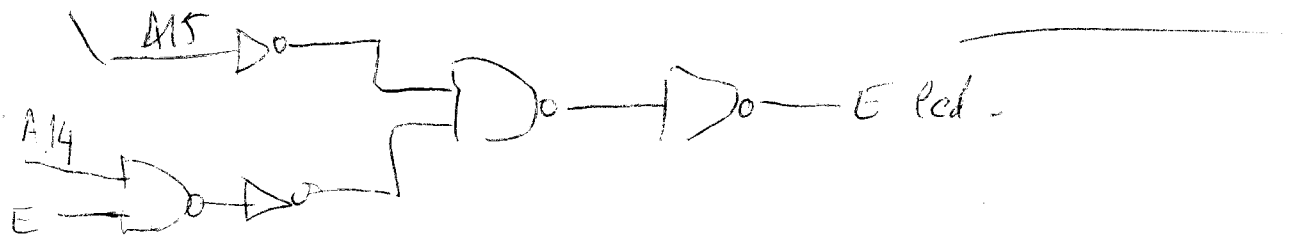


cf schema.

LCDAT



CD1S
CCEC



E2prom 512octets.

60

auparavant

$B610 ⟶ $B7FF.

soit une espace utile de 1E0 h (480 octets)

il faut, dans ce 480 octets garder

20 correspondances N° / Nom.

pr. 7 diffus 16

23 × 20 + 20 séparateurs

[16+7] × 20 + 20 séparateurs (code $30)

↳ si on travaille avec des N°s à dix chiffres on n'a plus le droit (l'espace) que de stocker 17 N°s

17 [16+10] + 17 séparateurs

459 octets = 1CB h.

⟶ borne supérieure = $B610 + 1CB

$B7DB ok

Vérif.