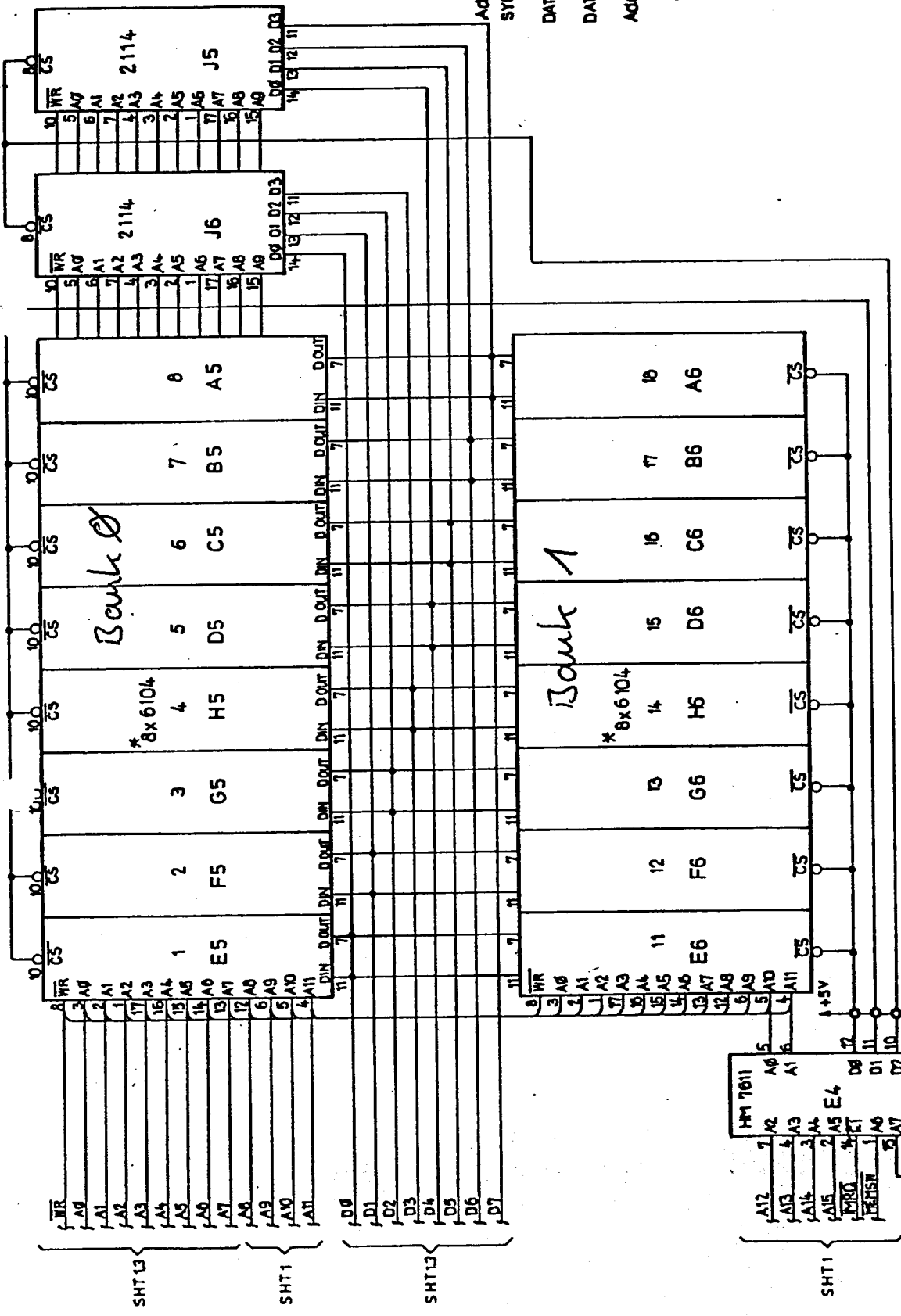


KONTRONIK ELEKTRONIK		REV. 31.	Sheet 1
K3341 S. 10.15 31.12.80		31.12.80	31.12.80
31.12.80		31.12.80	31.12.80
MPP 80 R/S		134-1	
CPU CLOCK PROM			

Q1MC 5C6A PROM (for Prom Place K4, J4 usable 8K Proms)
Für die Plätze K4, J4 können 8K Proms
verwendet werden.

ADR. PROM	DATA	DATA	DATA	DATA	DATA	DATA	DATA
A	D	E	B	D	B	D	B
K4 = 2932	- J1b, J2a	closed					
K4 = 2732	- J1b, J2b	closed					
J4 = 2932	- J3b, J4a	closed					
J4 = 2732	- J3b, J4b	closed					

• J1b, J2b, J3b, J4b closed for 2716

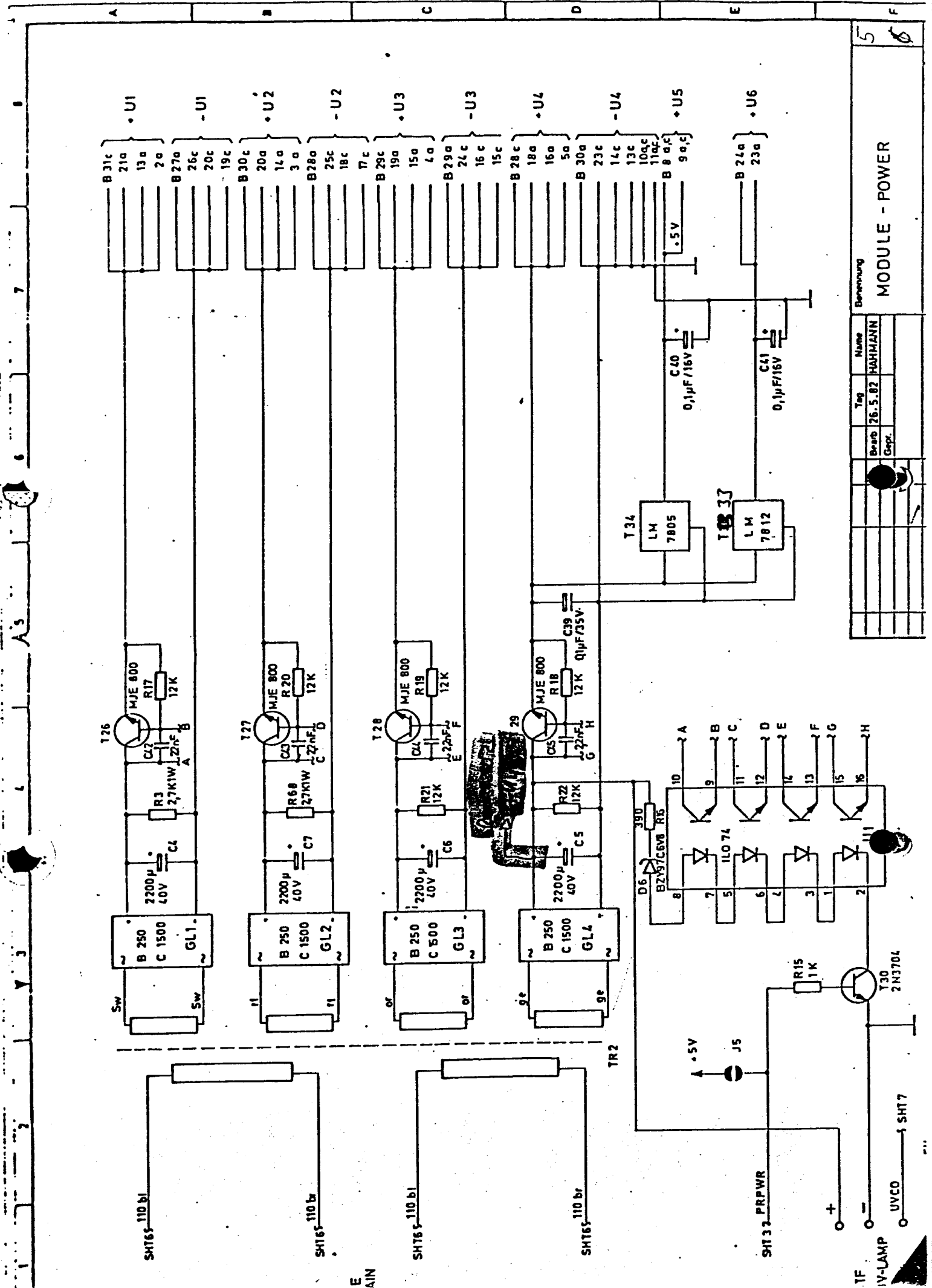


Addressbereiche:
 SYSRAM : 3C00 3FFF
 DATA RAM1: 8600 8FFF
 DATA RAM2: 9000 9FFF
 Addressprom 1
 A
 4 F 0 B 0 D 0 D 0 D 0 D 0 E 0 E 0 E

KONTRON ELEKTRONIK					MPP 80 R/S			134-1		
Name					Datum			2		
								6		
No. NR. 55					20.6.78			11.8.78		
								12.9.		
3.7 NR 78					20.6.78			Mündel		
								Norm		
Zust					Änderung			Datum		
Name					Name			Name		

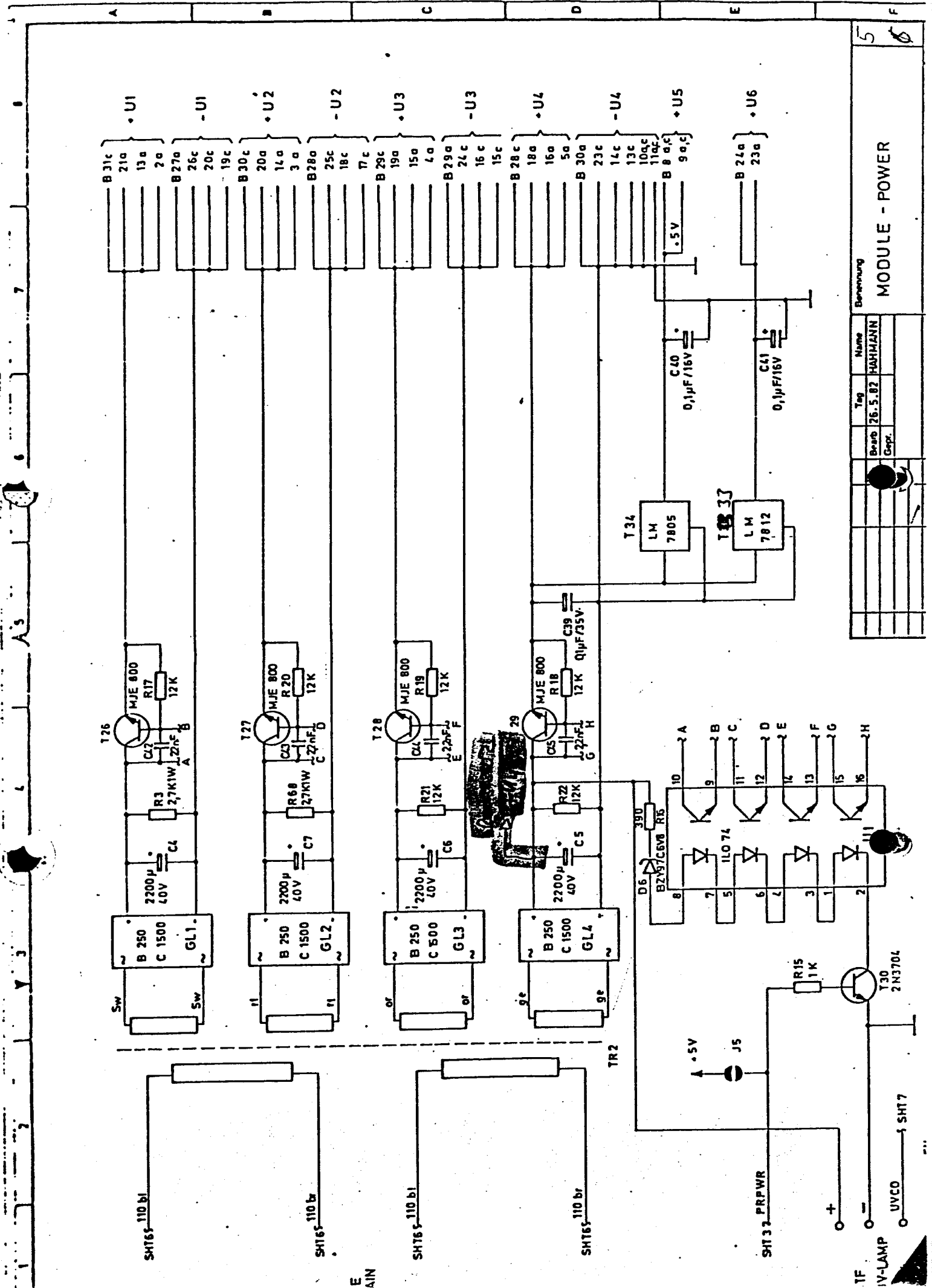
* Alle RAM Sockel verdrahtet wie 1 und 11
 Pin 9 Δ GND.
 Pin 18 Δ +5V

Header



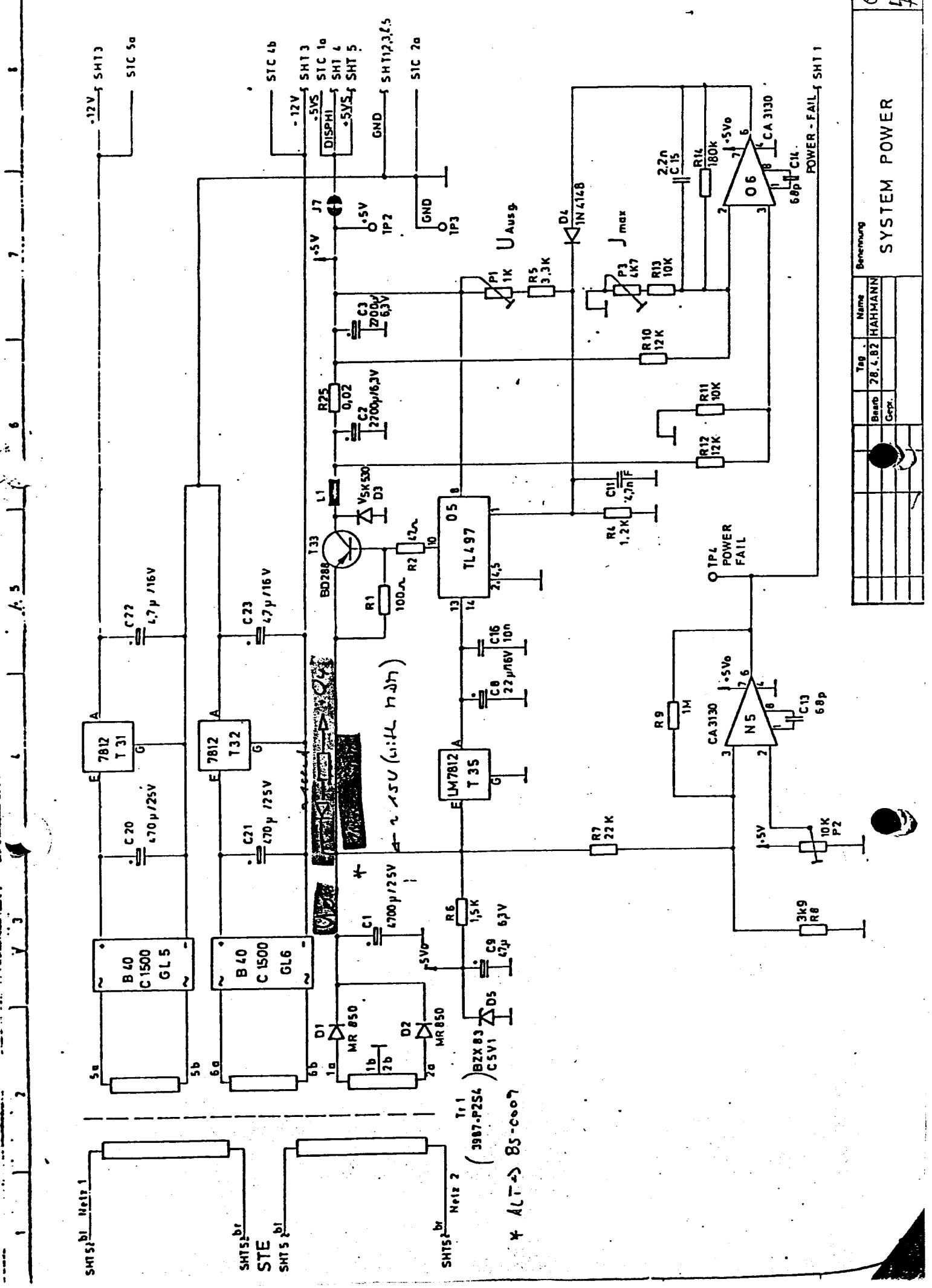
Bezeichnung	Tag	Name
Bezeichnung	26.5.82	HARIMANN
Gepr.		

MODULE - POWER



Bezeichnung	Tag	Name
Bezeichnung	26.5.82	HARIMANN
Gepr.		

MODULE - POWER



Benennung	
Tag	Name
78.4.82	HAHMANN
Bearb.	Gepr.

SYSTEM POWER

